
サブスレッショルドCMOS演算増幅器とその応用

Subthreshold CMOS operational amplifiers
and its applications

LSIとシステムのワークショップ2009

北海道大学大学院 情報科学研究科

Department of Electrical Engineering, Hokkaido University

飯田智貴 浅井哲也 雨宮好仁

iida@lalsie.ist.hokudai.ac.jp

<http://lalsie.ist.hokudai.ac.jp/>

